

# 國立臺灣大學重點科技研究學院積體電路設計與自動化博士學位學程 課程與學分規定

一、修業年限：2 至 7 年為限。

二、應修最低畢業學分數

一般生：15 學分（不包含專題討論、專題研究、學術倫理、研發實習）

學士/碩士逕修博士生：27 學分（不包含專題討論、專題研究、學術倫理、研發實習）

三、應修習本學程專業課程至少 9 學分。

（由指導教授就其專業領域之需求認定）

四、學術研究倫理教育課程採網路教學方式實施，為必修課程，但不計入畢業學分數。

五、大學部課程之學分不計入應修最低畢業學分數內。

六、111 學年入學者，畢業學分應有 35% 為英語授課。

七、未盡事宜以重點科技研究學院學位學程修業規則為準。

## 必修課程

課程名稱	學分	備註
研發實習	6	必修，兩學期
專題討論	1	必修，四學期
專題研究	1	必修，在學必修
博士論文	0	必修，畢業學期當修
學術倫理	0	必修，不及格者不得申請學位考試

## 專業課程

必選修課程（三選一）		
年級	課程名稱	學分
碩博	電腦輔助積體電路系統設計 Computer-aided VLSI System Design	3
	類比積體電路 Analog Integrated Circuit	3
	演算法 Algorithms	3

選修課程		
年級	課程名稱	學分
碩博	數位訊號處理架構設計 Digital Signal Processing in VLSI Design	3
碩博	高等積體電路設計 Advanced Integrated Circuit Design	3
碩博	數位視訊技術 Digital video technology	3

碩博	系統晶片設計實驗 SoC Design Experiment	3
碩博	通信數位積體電路設計 Digital Communication Integrated Circuits Design	3
碩博	人工智慧架構與系統設計 Computing Architecture and System design for AI Machine Learning	3
碩博	高等類比積體電路 Advanced Analog Integrated Circuits	3
碩博	鎖相迴路原理及應用 Theory and Application of Phase-locked Loop	3
碩博	電力電子學 Power Electronics	3
碩博	混合訊號積體電路設計 Mixed-Signal Integrated Circuit Design	3
碩博	通訊積體電路設計 Design of Communication Integrated Circuits	3
碩博	高等數位系統設計 Advanced Digital System Design	3
碩博	射頻積體電路設計 Rf Integrated Circuit Design	3
碩博	高速介面積體電路設計 High-speed interface bulk circuit design	3
碩博	生醫電子電路設計 Bioelectronics Circuit Design	3
碩博	系統晶片驗證 Soc Verification	3
碩博	軟硬體共同設計 Hardware Software Codesign	3
碩博	積體電路測試 VLSI Testing	3
碩博	積體電路實體設計 VLSI Physical Design	3
碩博	積體電路系統測試 Integrated Circuit System Testing	3
碩博	邏輯合成與驗證 Logic Synthesis and Verification	3
碩博	晶片系統封裝 Chip System Package	3
碩博	電腦輔助分析與最佳化 Computer Aided Analysis & Optimization of Integrated Circuit	3
碩博	應用數學邏輯特論 Special Treatise on Applied Mathematical Logic	3
碩博	高階合成技術於應用加速 Special Project on Application Acceleration with High-Level-Synthesis	3

\* 課程非於每學年開授，請依本校課程資訊與選課系統公告規劃選課。

Please refer to the current course catalog for the actual course offerings each semester.